

Prof.Dr. İSMAIL KADAYIF

Kişisel Bilgiler

İş Telefonu: [+90 286 218 0018](tel:+902862180018) Dahili: 20037

Fax Telefonu: [+90 286 218 0541](tel:+902862180541)

E-posta: kadayif@comu.edu.tr

Web: <https://avesis.comu.edu.tr/kadayif>

Posta Adresi: Çanakkale Onsekiz Mart Üniversitesi, Mühendislik Fakültesi, Bilgisayar Mühendisliği, Terzioğlu, 17100 Çanakkal

Eğitim Bilgileri

Doktora, Pennsylvania State University University College Park Campus, Department Of Computer Science & Engineering, Amerika Birleşik Devletleri 1997 - 2003

Yüksek Lisans, Illinois Institute of Technology, Department Of Computer Science, Amerika Birleşik Devletleri 1995 - 1997

Lisans, İstanbul Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Kontrol Ve Bilgisayar Mühendisliği, Türkiye 1987 - 1991

Yabancı Diller

İngilizce, B2 Orta Üstü

Yaptığı Tezler

Doktora, Compiler-Directed Energy Estimation and Optimization for Uniprocessors and Multiprocessor Systems-on-a-Chip Architectures , Pennsylvania State University University College Park Campus, Department Of Computer Science & Engineering, Department Of Computer Science & Engineering, 2003

Araştırma Alanları

Bilgisayar Bilimleri, Algoritmalar, Paralel Algoritmalar , Donanım, Hafıza ve Saklama , İşlemci Mimarisi , Veritabanı ve Veri Yapıları, Veri Yapıları , Yazılım, İşletim Sistemleri , Programlama Dilleri , Yazılımla Hesaplama , Mühendislik ve Teknoloji

Akademik Unvanlar / Görevler

Prof.Dr., Çanakkale Onsekiz Mart Üniversitesi, Mühendislik Fakültesi, 2017 - Devam Ediyor

Doç.Dr., Çanakkale Onsekiz Mart Üniversitesi, Mühendislik Fakültesi, 2011 - 2017

Yrd.Doç.Dr., Çanakkale Onsekiz Mart Üniversitesi, Mühendislik Mimarlık, Bilgisayar Mühendisliği, 2004 - 2011

Mesleki Deneyim

Dekan Yardımcısı, Çanakkale Onsekiz Mart Üniversitesi, Mühendislik Fakültesi, 2015 - Devam Ediyor

Bölüm Başkanı, Çanakkale Onsekiz Mart Üniversitesi, Bilgisayar Mühendisliği, 2006 - 2013

Verdiği Dersler

Mesleki İngilizce II, Lisans, 2014 - 2015
Proje I, Lisans, 2015 - 2016
Yüksek Performanslı İşlemciler, Yüksek Lisans, 2014 - 2015
Bilgisayar Mimarisi, Lisans, 2014 - 2015
Formal Diller ve Otomat Teorisi, Lisans, 2015 - 2016
Paralel İşlemciler ve İşlem, Yüksek Lisans, 2015 - 2016
Bilgisayar Organizasyonu, Lisans, 2014 - 2015
Proje II, Lisans, 2014 - 2015
Mesleki İngilizce I, Lisans, 2015 - 2016
Veri Yapıları, Lisans, 2015 - 2016

Yönetilen Tezler

KADAYIF İ., Java 1.5 Programlama Dili İçin Bir Ayrıştırıcı Tasarımı ve Gerçekleştirimi, Yüksek Lisans, M.ÖZÇETİN(Öğrenci), 2012
KADAYIF İ., İşlem Değişikliklerinin Etkisini azaltmak İçin Komut Önbelleği Gecikmesinin Kodlanması, Yüksek Lisans, S.KIZILTEPE(Öğrenci), 2010
KADAYIF İ., İskenderun Demir ve Çelik A.Ş. Dağıtık Otomasyon ve Bilgi Sistemleri İçin Network Altyapısının Oluşturulması, Yüksek Lisans, O.İslam(Öğrenci), 2010
KADAYIF İ., Çok Çekirdekli Sistemlerin Veri Önbellekleri İçin Geçici Hataların Modellenmesi, Yüksek Lisans, S.KOYUMCU(Öğrenci), 2009
KADAYIF İ., Teknolojik Yetersizliklerin Komut TLB'si Üzerindeki Etkisinin Fiziksel Adreslerin Direkt Suretiyle Azalması, Yüksek Lisans, M.TÜRKCAN(Öğrenci), 2009
KADAYIF İ., Veri Önbelleği Güvenirliğinin Modellenmesi ve Geliştirilmesi, Yüksek Lisans, H.ŞEN(Öğrenci), 2008
KADAYIF İ., AB Bologna Sürecinde Üniversiteler İçin WEB Tabanlı Akademik Özgeçmiş Nilgi Sistemi, Yüksek Lisans, Y.ŞAHİN(Öğrenci), 2008
KADAYIF İ., Ölü Bloklara Dayalı Veri Önbelleği Güvenirliğinin Artırılması, Yüksek Lisans, D.AKÇİÇEK(Öğrenci), 2007
KADAYIF İ., Önbelleklerde Önceden Getirme İle Soft Errorlar Arasındaki İlişkilerin Araştırılması, Yüksek Lisans, O.KABAL(Öğrenci), 2007
KADAYIF İ., Önbelleklerde Kullanılan Enerjinin Optimizasyonu ve Enerji Kaybının Azaltılması, Yüksek Lisans, A.ZORLUBAŞ(Öğrenci), 2006
KADAYIF İ., Akıllı Ev Otomasyonu, Yüksek Lisans, U.BAYRAM(Öğrenci), 2006

Jüri Üyelikleri

Akademik Kadroya Atama, Yrd. Doç. Dr. kadrosuna atama jürisi, Bilgisayar Mühendisliği, Ekim, 2015
Tez Savunma (Yüksek Lisans), FIPA İngiliz Açık Artırma Etkileşim Prtotokolünün SEAGENT Çerçevesi İle Gerçekleştirimi (Ç.O.M.Ü), Bilgisayar Mühendisliği, Temmuz, 2013
Tez Savunma (Yüksek Lisans), Wavelet Tabanlı Telif Hakkı Koruma Yöntemi (Ç.O.M.Ü), Bilgisayar Mühendisliği, Ekim, 2011
Tez Savunma (Yüksek Lisans), Yapay Sinir Ağları Kullanılarak Araç Plakalarının Tanınması (Ç.O.M.Ü), Bilgisayar Mühendisliği, Haziran, 2010

SCI, SSCI ve AHCI İndekslerine Giren Dergilerde Yayınlanan Makaleler

1. Classifying Data Blocks at Subpage Granularity with an On-Chip Page Table to Improve Coherence in

Tiled CMPs

Soltaniyeh M., KADAYIF İ., Öztürk Ö.

IEEE TRANSACTIONS ON COMPUTER-AIDED DESIGN OF INTEGRATED CIRCUITS AND SYSTEMS, cilt.37, sa.4, ss.806-819, 2018 (SCI İndekslerine Giren Dergi)

- II. **Energy reduction in 3D NoCs through communication optimization**
Ozturk O., AKTURK I., KADAYIF İ., Tosun S.
COMPUTING, cilt.97, sa.6, ss.593-609, 2015 (SCI İndekslerine Giren Dergi)
- III. **Hardware/Software Approaches for Reducing the Process Variation Impact on Instruction Fetches**
KADAYIF İ., TURKCAN M., KIZILTEPE S., Ozturk O.
ACM TRANSACTIONS ON DESIGN AUTOMATION OF ELECTRONIC SYSTEMS, cilt.18, sa.4, 2013 (SCI İndekslerine Giren Dergi)
- IV. **Modeling soft errors for data caches and alleviating their effects on data reliability**
KADAYIF İ., SEN H., KOYUNCU S.
MICROPROCESSORS AND MICROSYSTEMS, cilt.34, sa.6, ss.200-214, 2010 (SCI İndekslerine Giren Dergi)
- V. **Capturing and optimizing the interactions between prefetching and cache line turnoff**
KADAYIF İ., ZORLUBAS A., KOYUNCU S., KABAL O., AKCICEK D., SAHIN Y., KANDEMİR M.
MICROPROCESSORS AND MICROSYSTEMS, cilt.32, sa.7, ss.394-404, 2008 (SCI İndekslerine Giren Dergi)
- VI. **Reducing data TLB power via compiler-directed address generation**
Kadayif I., NATH P., Kandemir M., SIVASUBRAMANIAM A.
IEEE TRANSACTIONS ON COMPUTER-AIDED DESIGN OF INTEGRATED CIRCUITS AND SYSTEMS, cilt.26, sa.2, ss.312-324, 2007 (SCI İndekslerine Giren Dergi)
- VII. **Compiling for memory emergency**
KANDEMİR M., CHEN G., Kadayif I.
ACM SIGPLAN NOTICES, cilt.40, sa.7, ss.213-221, 2005 (SCI İndekslerine Giren Dergi)
- VIII. **Optimizing array-intensive applications for on-chip multiprocessors**
Kadayif I., KANDEMİR M., CHEN G., OZTURK O., KARAKOY M., SEZER U.
IEEE TRANSACTIONS ON PARALLEL AND DISTRIBUTED SYSTEMS, cilt.16, sa.5, ss.396-411, 2005 (SCI İndekslerine Giren Dergi)
- IX. **Optimizing instruction TLB energy using software and hardware techniques**
Kadayif I., SIVASUBRAMANIAM A., KANDEMİR M., KANDIRAJU G., Chen G., Chen G.
ACM TRANSACTIONS ON DESIGN AUTOMATION OF ELECTRONIC SYSTEMS, cilt.10, sa.2, ss.229-257, 2005 (SCI İndekslerine Giren Dergi)
- X. **An integer linear programming-based tool for wireless sensor networks**
Kadayif I., Kandemir A., VIJAYKRISHNAN N., IRWIN M.
JOURNAL OF PARALLEL AND DISTRIBUTED COMPUTING, cilt.65, sa.3, ss.247-260, 2005 (SCI İndekslerine Giren Dergi)
- XI. **A hybrid strategy based on data distribution and migration for optimizing memory locality**
Kadayif I., KANDEMİR M., CHOUDHARY A.
LANGUAGES AND COMPILERS FOR PARALLEL COMPUTING, cilt.2481, ss.111-125, 2005 (SCI İndekslerine Giren Dergi)
- XII. **Quasidynamic layout optimizations for improving data locality**
Kadayif I., KANDEMİR M.
IEEE TRANSACTIONS ON PARALLEL AND DISTRIBUTED SYSTEMS, cilt.15, sa.11, ss.996-1011, 2004 (SCI İndekslerine Giren Dergi)
- XIII. **Access pattern restructuring for memory energy**
De La Luz V., Kadayif I., Kandemir M.
IEEE TRANSACTIONS ON PARALLEL AND DISTRIBUTED SYSTEMS, cilt.15, sa.4, ss.289-303, 2004 (SCI İndekslerine Giren Dergi)
- XIV. **Compiler-directed scratch pad memory optimization for embedded multiprocessors**
Kandemir M., Kadayif I., Choudhary A., Ramanujam J., Kolcu I.
IEEE TRANSACTIONS ON VERY LARGE SCALE INTEGRATION (VLSI) SYSTEMS, cilt.12, sa.3, ss.281-287, 2004 (SCI

İndekslerine Giren Dergi)

- XV. **A compiler-based approach for dynamically managing scratch-pad memories in embedded systems**
KANDEMİR M., RAMANUJAM J., IRWIN M., VIJAYKRISHNAN N., Kadayif I., PARIKH A.
IEEE TRANSACTIONS ON COMPUTER-AIDED DESIGN OF INTEGRATED CIRCUITS AND SYSTEMS, cilt.23, sa.2, ss.243-260, 2004 (SCI İndekslerine Giren Dergi)
- XVI. **Compiler-guided code restructuring for improving instruction TLB energy behavior**
Kadayif I., Kandemir M., Demirkiran I.
EURO-PAR 2004 PARALLEL PROCESSING, PROCEEDINGS, cilt.3149, ss.304-309, 2004 (SCI İndekslerine Giren Dergi)
- XVII. **An energy-oriented evaluation of communication optimizations for microsensor networks**
Kadayif I., KANDEMİR M., CHOUDHARY A., KARAKOY M.
EURO-PAR 2003 PARALLEL PROCESSING, PROCEEDINGS, cilt.2790, ss.279-286, 2003 (SCI İndekslerine Giren Dergi)
- XVIII. **Influence of loop optimizations on energy consumption of multi-bank memory systems**
KANDEMİR M., KOLCU İ., Kadayif I.
COMPILER CONSTRUCTION, PROCEEDINGS, cilt.2304, ss.276-292, 2002 (SCI İndekslerine Giren Dergi)
- XIX. **Morphable cache architectures: Potential benefits**
Kadayif I., KANDEMİR M., VIJAYKRISHNAN N., IRWIN M., RAMANUJAM J.
ACM SIGPLAN NOTICES, cilt.36, sa.8, ss.128-137, 2001 (SCI İndekslerine Giren Dergi)
- XX. **vEC: Virtual Energy Counters**
Kadayif I., CHINODA T., KANDEMİR M., VIJAYKRISHNAN N., IRWIN M., SIVASUBRAMANIAM A.
ACM SIGPLAN NOTICES, ss.28-31, 2001 (SCI İndekslerine Giren Dergi)

Hakemli Kongre / Sempozyum Bildiri Kitaplarında Yer Alan Yayınlar

- I. **Reliable Address Translation for Instructions**
KADAYIF İ., UĞURLU B.
9th International Conference on Electrical and Electronics Engineering (ELECO), Bursa, Türkiye, 26 - 28 Kasım 2015, ss.762-766
- II. **Hata Doğrulama Kodlarının Veri Önbelleğindeki Hataları Düzeltmedeki Verimliliğinin Araştırılması**
TUNÇER K., KADAYIF İ.
Eleco-2012, Türkiye, 29 Kasım - 01 Aralık 2012, cilt.0, ss.608-612
- III. **Reducing Performance Impact of Process Variation For Data Caches**
KADAYIF İ., TUNÇER K.
8th International Conference on Electrical and Electronics Engineering (ELECO), Bursa, Türkiye, 28 - 30 Kasım 2013, ss.380-384
- IV. **Exploiting potentially dead blocks for improving data cache reliability against soft errors**
AKCICEK D., KOYUNCU S., SEN H., KADAYIF İ.
22nd International Symposium on Computer and Information Sciences, Ankara, Türkiye, 7 - 09 Kasım 2007, ss.340-345
- V. **Modeling and Improving Data Cache Reliability**
KADAYIF İ., KANDEMİR M.
International Conference on Measurement and Modeling of Computer Systems, California, Amerika Birleşik Devletleri, 12 - 16 Haziran 2007, cilt.35, ss.1-2
- VI. **Prefetching-aware cache line turnoff for saving leakage energy**
KADAYIF İ., KANDEMİR M., LI F.
11th Asia and South Pacific Design Automation Conference, Yokohama, Japonya, 24 - 27 Ocak 2006, ss.182-187
- VII. **Studying interactions between prefetching and cache line turnoff**
Kadayif I., KANDEMİR M., CHEN G.
10th Asia and South Pacific Design Automation Conference, Shanghai, Çin, 18 - 21 Ocak 2005, ss.545-548

- VIII. **Tuning in-sensor data filtering to reduce energy consumption in wireless sensor networks**
Kadayif I., KANDEMİR M.
Design, Automation and Test in Europe Conference and Exhibition (DATE 04), Paris, Fransa, 16 - 20 Şubat 2004, ss.852-857
- IX. **Compiler-directed physical address generation for reducing dTLB power**
Kadayif I., NATH P., KANDEMİR M., SIVASUBRAMANIAM A.
IEEE International Symposium on Performance Analysis of Systems and Software, Texas, Amerika Birleşik Devletleri, 10 - 12 Mart 2004, ss.161-168
- X. **Exploiting processor workload heterogeneity for reducing energy consumption in chip multiprocessors**
Kadayif I., Kandemir M., Kolcu I.
Design, Automation and Test in Europe Conference and Exhibition (DATE 04), Paris, Fransa, 16 - 20 Şubat 2004, ss.1158-1163
- XI. **Compiler-directed code restructuring for reducing data TLB energy**
KANDEMİR M., Kadayif I., CHEN G.
2nd International Conference on Hardware/Software Codesign and Systems Synthesis, Stockholm, İsveç, 8 - 10 Eylül 2004, ss.98-103
- XII. **An integrated approach for improving cache behavior**
MEMİK G., KANDEMİR M., CHOUDHARY A., Kadayif I.
Design, Automation and Test in Europe Conference and Exhibition (DATE 03), Munich, Almanya, 3 - 07 Mart 2003, ss.796-801
- XIII. **Generalized data transformations for enhancing cache behavior**
De La Luz V., Kandemir M., Kadayif I., Sezer U.
Design, Automation and Test in Europe Conference and Exhibition (DATE 03), Munich, Almanya, 3 - 07 Mart 2003, ss.906-911
- XIV. **Generalized data transformations**
DE LA LUZ V., Kadayif I., KANDEMİR M., SEZER U.
Embedded Software Forum of the Design, Automation and Test in Europe Conference, Munich, Almanya, 01 Mart 2003, ss.421-434
- XV. **Compiler-directed management of instruction accesses**
Chen G., Chen G., Kadayif I., Zhang W., Kandemir M., Kolcu I., Sezer U.
Euromicro Symposium on Digital System Design, BELEK, Türkiye, 1 - 06 Eylül 2003, ss.459-462
- XVI. **CCC: Crossbar connected caches for reducing energy consumption of on-chip multiprocessors**
LI L., VIJAYKRISHNAN N., KANDEMİR M., IRWIN M., Kadayif I.
Euromicro Symposium on Digital System Design, BELEK, Türkiye, 1 - 06 Eylül 2003, ss.41-48
- XVII. **Hardware/software techniques for improving cache performance in embedded systems**
MEMİK G., KANDEMİR M., CHOUDHARY A., Kadayif I.
Embedded Software Forum of the Design, Automation and Test in Europe Conference, Munich, Almanya, 01 Mart 2003, ss.387-401
- XVIII. **Influence of communication optimizations on on-chip multi-processor energy**
Kadayif I., KANDEMİR M., CHEN G.
IEEE International SOC Conference, Oregon, Amerika Birleşik Devletleri, 17 - 20 Eylül 2003, ss.255-256
- XIX. **Optimizing inter-processor data locality**
KANDEMİR M., KADAYIF İ., CHOUDHARY A., ZAMBRENO J.
Proceedings of the international conference on Compilers, architecture, and synthesis for embedded systems - CASES 'xx02, Grenoble, France, 8 - 11 Ekim 2002
- XX. **An integer linear programming based approach for parallelizing applications in on-chip multiprocessors**
Kadayif I., KANDEMİR M., SEZER U.
39th Design Automation Conference, Louisiana, Amerika Birleşik Devletleri, 10 - 14 Haziran 2002, ss.703-708
- XXI. **Experimental evaluation of a compiler-based cache energy optimization strategy**

Kandemir M., Kolcu I., Kadayif I.

15th Annual IEEE International ASIC/SOC Conference, New-York, Amerika Birleşik Devletleri, 25 - 28 Eylül 2002, ss.296-300

XXII. Leakage energy management in cache hierarchies

LI L., Kadayif I., TSAI Y., VIJAYKRISHNAN N., KANDEMİR M., IRWIN M., SIVASUBRAMANIAM A.

International Conference on Parallel Architectures and Compilation Techniques, Virginia, Amerika Birleşik Devletleri, 22 - 25 Eylül 2002, ss.131-140

XXIII. Generating physical addresses directly for saving instruction TLB energy

Kadayif I., SIVASUBRAMANIAM A., KANDEMİR M., KANDIRAJU G., CHEN G.

35th Annual IEEE/ACM International Symposium on Microarchitecture, İstanbul, Türkiye, 18 - 22 Kasım 2002, ss.185-196

XXIV. EAC: A compiler framework for high-level energy estimation and optimization

Kadayif I., KANDEMİR M., VIJAYKRISHNAN N., IRWIN M., SIVASUBRAMANIAM A.

Design, Automation and Test in Europe Conference and Exhibition (DATE 2002), Paris, Fransa, 4 - 08 Mart 2002, ss.436-442

XXV. Hardware-software co-adaptation for data-intensive embedded applications.

Kadayif I., KANDEMİR M., VIJAYKRISHNAN N., IRWIN M.

IEEE Computer-Society Annual Symposium on VLSI, Pennsylvania, Amerika Birleşik Devletleri, 25 - 26 Nisan 2002, ss.20-25

XXVI. An energy saving strategy based on adaptive loop parallelization

Kadayif I., KANDEMİR M., KARAKOY M.

39th Design Automation Conference, Louisiana, Amerika Birleşik Devletleri, 10 - 14 Haziran 2002, ss.195-200

XXVII. Instruction compression and encoding for low-power systems

Kadayif I., KANDEMİR M.

15th Annual IEEE International ASIC/SOC Conference, New-York, Amerika Birleşik Devletleri, 25 - 28 Eylül 2002, ss.301-305

XXVIII. Locality-conscious process scheduling in embedded systems

Kadayif I., Kandemir M., Kolcu I., Chen G.

10th International Symposium on Hardware/Software Codesign (CODES 2002), Colorado, Amerika Birleşik Devletleri, 6 - 08 Mayıs 2002, ss.193-198

XXIX. Dynamic management of scratch-pad memory space

KANDEMİR M., RAMANUJAM J., IRWIN M., VIJAYKRISHNAN N., Kadayif I., PARIKH A.

38th Design Automation Conference (DAC), Nevada, Amerika Birleşik Devletleri, 18 - 22 Haziran 2001, ss.690-695

XXX. Exploiting scratch-pad memory using Presburger formulas

KANDEMİR M., Kadayif I., SEZER U.

14th International Symposium on System Synthesis (ISSS), Montreal, Kanada, 30 Eylül - 03 Ekim 2001, ss.7-12

XXXI. Compiler-directed selection of dynamic memory layouts

KANDEMİR M., Kadayif I.

9th International Symposium on Hardware/Software Codesign (CODES 2001), COPENHAGEN, Danimarka, 25 - 27 Nisan 2001, ss.219-224

Desteklenen Projeler

KADAYIF İ., TÜBİTAK Projesi, Karo Yapılı Çok Çekirdekli İşlemcilerde Dizin Temelli Önbellek Tutarlılığı Verimliliğinin Artırılmasına Yönelik Donanım/Yazılım Mekanizmaları, 2013 - Devam Ediyor

UĞURLU B., BAYRAM U., BAYRAM V., KADAYIF İ., Yükseköğretim Kurumları Destekli Proje, GPR ile Yeraltı Haritalaması Yapan Otonom Robot, 2018 - 2020

KADAYIF İ., YAŞAR C., AKÇİÇEK D., Yükseköğretim Kurumları Destekli Proje, Düşük Konfigürasyonlu Bilgisayarların Değerlendirilmesi, 2007 - 2009

KADAYIF İ., TÜBİTAK Projesi, Ölü Bloklar Kullanılarak Düşük Güçlü Güvenirli Önbellek Tasarımı, 2006 - 2008

Bilimsel Kuruluşlardaki Üyelikler / Görevler

IEEE, Üye, 2000 - Devam Ediyor

Bilimsel Hakemlikler

TÜBİTAK Projesi, Aralık 2015

TÜBİTAK Projesi, Kasım 2015

TÜBİTAK Projesi, Ekim 2015

ACM TRANSACTIONS ON DESIGN AUTOMATION OF ELECTRONIC SYSTEMS, SCI Kapsamındaki Dergi, Eylül 2015

TÜBİTAK Projesi, Eylül 2015

TÜBİTAK Projesi, Ağustos 2015

TÜBİTAK Projesi, Mayıs 2015

TÜBİTAK Projesi, Nisan 2015

IEEE Computer Society, SCI Kapsamındaki Dergi, Aralık 2014

IEEE TRANSACTIONS ON PARALLEL AND DISTRIBUTED SYSTEMS, SCI Kapsamındaki Dergi, Ocak 2014

IEEE TRANSACTIONS ON PARALLEL AND DISTRIBUTED SYSTEMS, SCI Kapsamındaki Dergi, Aralık 2013

TÜBİTAK Projesi, Aralık 2013

IEEE TRANSACTIONS ON PARALLEL AND DISTRIBUTED SYSTEMS, SCI Kapsamındaki Dergi, Temmuz 2013

IEEE TRANSACTIONS ON COMPUTER-AIDED DESIGN OF INTEGRATED CIRCUITS AND SYSTEMS, SCI Kapsamındaki Dergi, Mart 2013

TÜBİTAK Projesi, Aralık 2012

IEEE TRANSACTIONS ON PARALLEL AND DISTRIBUTED SYSTEMS, SCI Kapsamındaki Dergi, Temmuz 2012

TÜBİTAK Projesi, Kasım 2011

TÜBİTAK Projesi, Mayıs 2011

TÜBİTAK Projesi, Kasım 2010

IEEE TRANSACTIONS ON PARALLEL AND DISTRIBUTED SYSTEMS, SCI Kapsamındaki Dergi, Ekim 2010

IEEE TRANSACTIONS ON PARALLEL AND DISTRIBUTED SYSTEMS, SCI Kapsamındaki Dergi, Haziran 2008

Atıflar

Toplam Atıf Sayısı (WOS):400

h-indeksi (WOS):10